

クリスマス
★組みみシステム★
パーティ
へのお誘い



- ・ **目的**： 組み込みシステム設計の基礎をFPGAを用いた実機製作を通して学ぶ
- ・ **内容**： DSPラジオの制御装置やUIなどの作成
- ・ **日時**： 2013年12月18日（水）12:00～20:00
（昼食は出ません！多少のスイーツは出るかも）
- ・ **場所**： 第二実験室棟鳥飼研究室
- ・ **申込資格**： 全コン理学部生・先端院生（特研究生と院生は指導教官の積極的な支持を得た場合のみ申し込み可）
- ・ **申し込み**： 件名「組み込みパーティ参加申込」で yunyun1482@yahoo.co.jp へメール
- ・ **鳥飼研ツイッター**： [鳥飼研究室@TorikaiLab](https://twitter.com/TorikaiLab)

★★★ 参加希望人数が多数の場合は抽選を ★★★
★★★ 行いますのでご了承をお願いします ★★★

組み込みシステムを含むハードウェア全般
の設計の基礎を楽しく学ぶ



簡易アンテナ



DSPラジオ
モジュール



NEXYS 3

FPGAでFMラジオの
制御装置とユーザインタ
フェイスを作成



スピーカ



ステレオ
アンプも自作か

merry christmas

